

TAJMERI I BROJAČI: **PIC16F887**

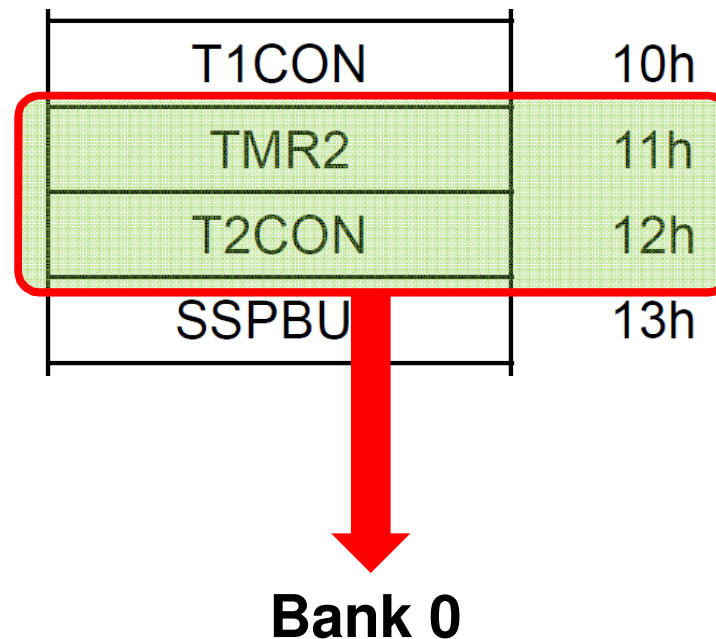
8 - bitni tajmer TMR2
(registar TMR2)

TAJMER: **TMR2**

- Tajmer mod:
 - sadržaj **registra TMR2** se inkrementira na svaku ivicu takta **Fosc/4** (bez djelitelja)
- Sadržaj **registra TMR2** dostupan je korisniku i bilo kom trenutku u programu

TAJMER: **TMR2- REGISTRI U SFR MEMORIJI**

- **T2CON** konfiguracioni registar dostupan je u **Bank 0** SFR memorije
- Trenutni sadržaj tajmera – **TMR2 registar** dostupan je u **Bank 0** SFR memorije



TAJMER: **TMR2- T2CON** REGISTAR

T2CON							
	R/W (0)	R/W (0)	R/W (0)	R/W (0)	R/W (0)	R/W (0)	R/W (0)
-	TOUTPS3	TOUTPS2	TOUTPS1	TOUTPS0	TMR2ON	T2CKPS1	T2CKPS0
Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0

- **TOUTPS3, TOUTPS2, TOUTPS1, TOUTPS0 – Timer2 Output Postscaler Rate Select bits**

Kombinacija ovih bitova određuje faktor dijeljenja djelitelja na izlazu TMR2

TOUTPS3	TOUTPS2	TOUTPS1	TOUTPS0	TMR2
0	0	0	0	1:1
0	0	0	1	1:2
0	0	1	0	1:3
0	0	1	1	1:4
0	1	0	0	1:5
0	1	0	1	1:6
0	1	1	0	1:7

TAJMER: **TMR2- T2CON** REGISTAR

- **TOUTPS3, TOUTPS2, TOUTPS1, TOUTPS0 – Timer2 Output Postscaler Rate Select bits**

Kombinacija ovih bitova određuje faktor dijeljenja djelitelja na izlazu TMR2

TOUTPS3	TOUTPS2	TOUTPS1	TOUTPS0	TMR2
0	1	1	1	1:8
1	0	0	0	1:9
1	0	0	1	1:10
1	0	1	0	1:11
1	0	1	1	1:12
1	1	0	0	1:13
1	1	0	1	1:14
1	1	1	0	1:15
1	1	1	1	1:16

TAJMER: **TMR2- T2CON** REGISTAR

- **TMR2ON – Timer 2 On bit**

1 – Rad tajmera TMR2 je omogućen

0 - Rad tajmera TMR2 nije omogućen

- **T2CKPS1, T2CKPS0 – Timer 2 Clock Prescaler Select bits**

Binarna kombinacija ovih bitova određuje faktor dijeljenja na ulazu TMR2

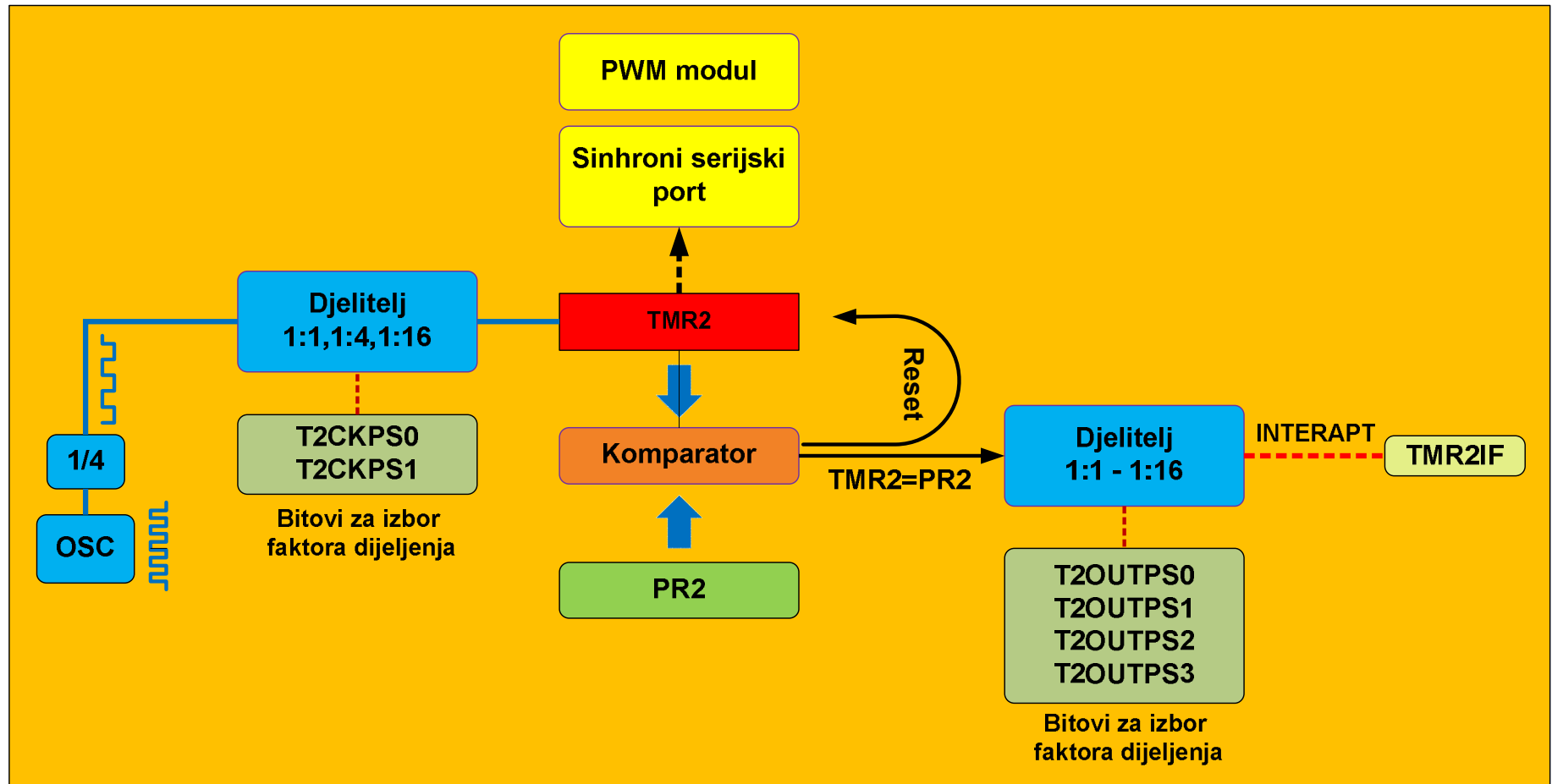
T2CKPS1	T2CKPS0	TMR2
0	0	1:1
0	1	1:4
1	X	1:16

TAJMER:TMR2 - TAJMERSKI MOD

- **TOUTPS3,TOUTPS2,TOUTPS1,TOUTPS0 = XXXX** – postavljanje faktora dijeljenja na izlazu tajmera TMR2
- **TMR2ON = 1** - Rad tajmera TMR2 je omogućen
- **T2CKPS1, T2CKPS0 = XX** - postavljanje faktora dijeljenja na ulazu tajmera TMR2

T2CON	R/W (0)						
	Bit 7	TOUTPS3	TOUTPS2	TOUTPS1	TOUTPS0	TMR2ON	T2CKPS1
	-	X	X	X	X	1	X

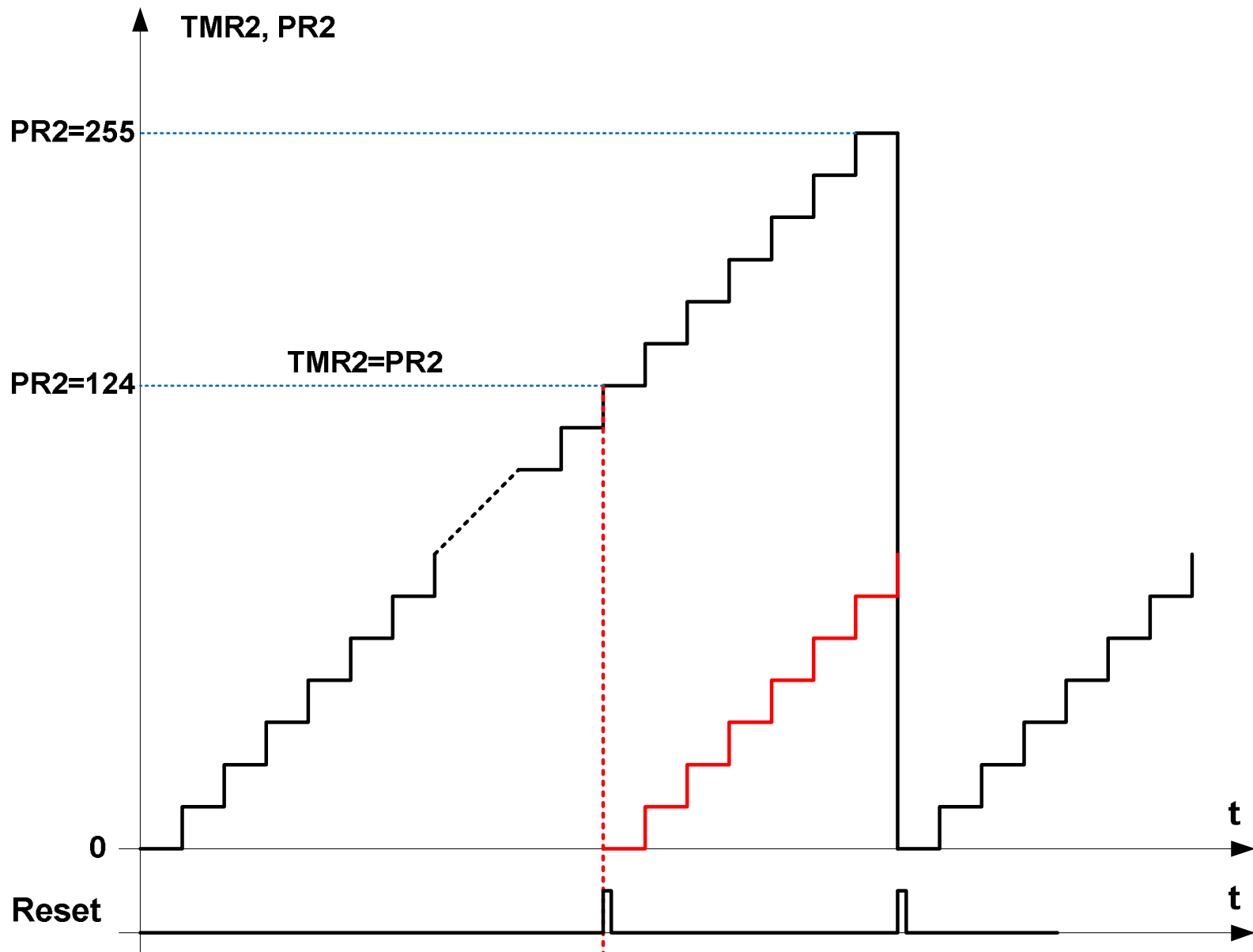
TAJMER: TMR2 - TAJMERSKI MOD



TAJMER:TMR2 - TAJMERSKI MOD

- Trenutna vrijednost tajmera TMR2 u digitalnom komparatoru stalno se poredi sa sadržajem registra PR2
- Kada se vrijednosti ova dva registra izjednače registar TMR2 se automatski resetuje i započinje projanje od nule (00h)
- Vrijednosti u registrima TMR2 i PR2 mogu da se očitaju ili promjene u bilo kom trenutku
- Trenutak resetovanja tajmera TMR2 može se iskoristiti za određivanje brzine rada modula za sinhronu serijsku vezu

TAJMER:TMR2 - TAJMERSKI MOD



TAJMER/BROJAČ: **TMR2- PRIMJER**

- Napisati kod!!!!