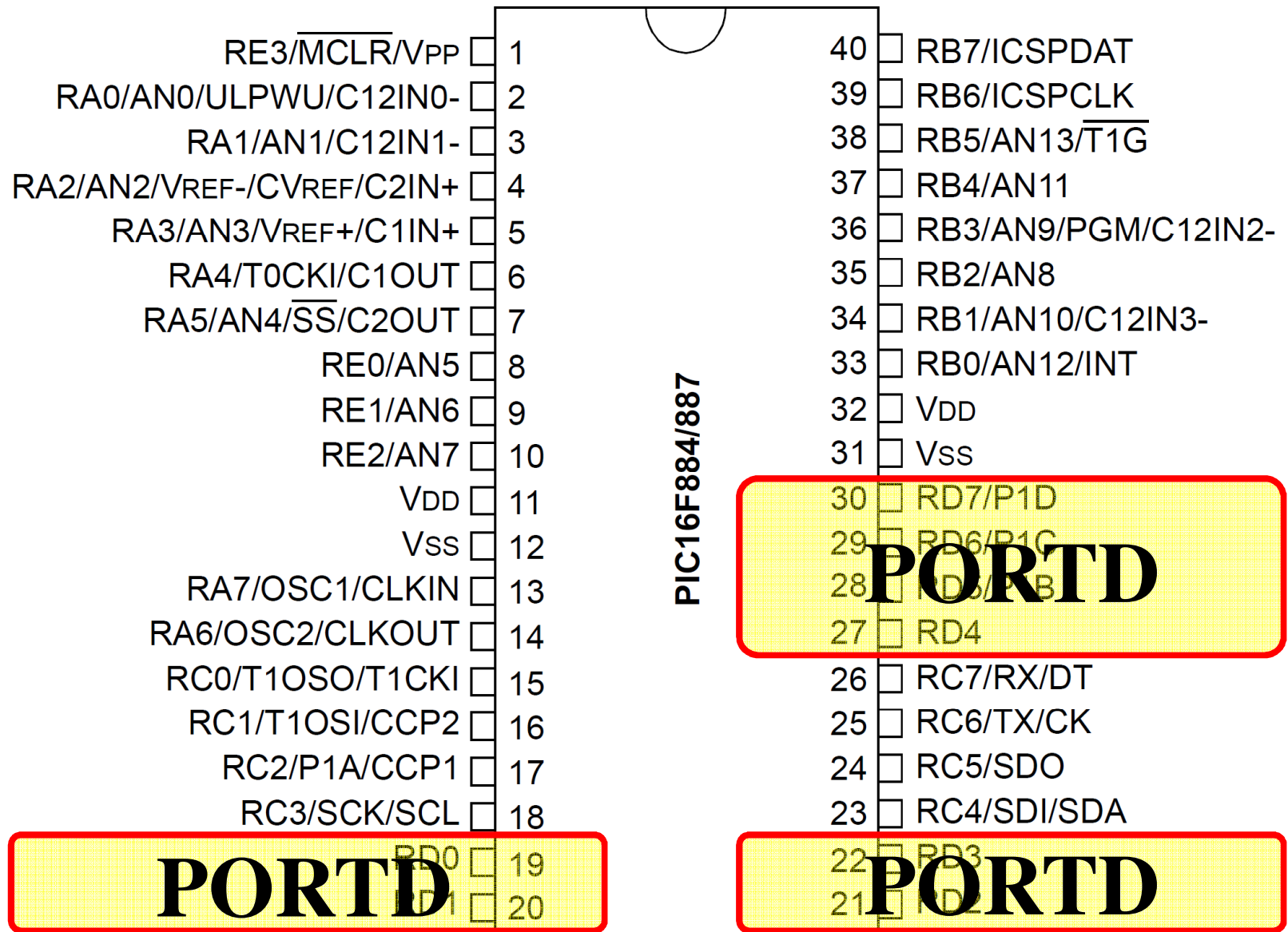


I/O PORT0VI: I/O PIN0VI PORTD - 16F887



ULAZNO – IZLAZNI PORTOVI: **PORTD – ULOGA I/O PINOVA**

I/O pin	Funkcija	Tip ulaza	Tip izlaza	Opis
RD0	RD0	TTL	CMOS	Digitalni I/O Port D
RD1	RD1	TTL	CMOS	Digitalni I/O Port D
RD2	RD2	TTL	CMOS	Digitalni I/O Port D
RD3	RD3	TTL	CMOS	Digitalni I/O Port D
RD4	RD4	TTL	CMOS	Digitalni I/O Port D
RD5/P1B	RD5	TTL	CMOS	Digitalni I/O Port D
	P1B	-	CMOS	Izlaz PWM modula
RD6/P1C	RD6	TTL	CMOS	Digitalni I/O Port D
	P1C	-	CMOS	Izlaz PWM modula
RD7/P1D	RD7	TTL	CMOS	Digitalni I/O Port D
	P1D	-	CMOS	Izlaz PWM modula

ULAZNO – IZLAZNI PORTOVI: **PORTD**

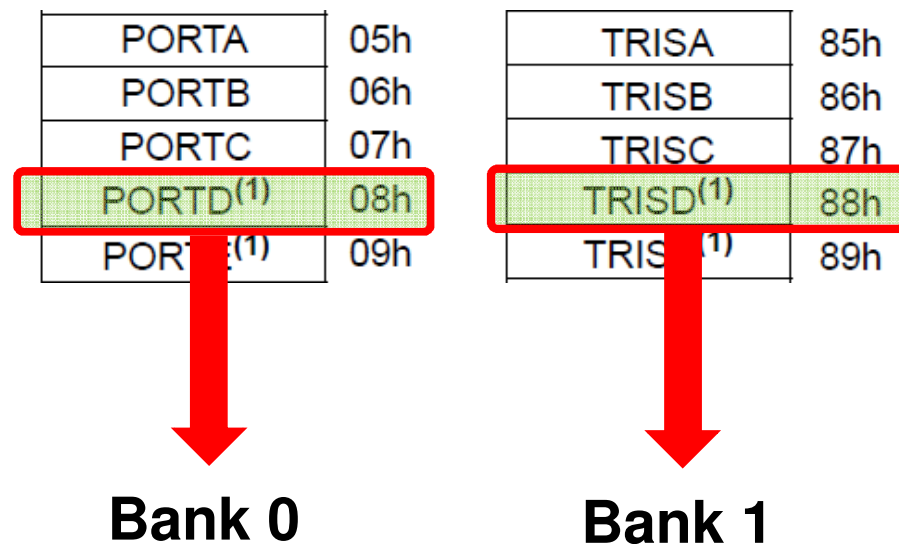
- **PORTD** je **8 – bitni** bidirekcionni port.
- I/O pinovi ovog porta mogu se konfigurirati kao **I/O digitalnog tipa**
- Za konfiguraciju se koristi konfiguracioni registar **TRISD**
- Za razmjenu podataka sa okolinom koristi se **PORTD** registar koji može biti **bit adresabilan**

	R/W (1)	R/W (1)	R/W (1)	R/W (1)	R/W (1)	R/W (1)	R/W (1)	R/W (1)
TRISD	TRISD7	TRISD6	TRISD5	TRISD4	TRISD3	TRISD2	TRISD1	TRISD0
	RD7	RD6	RD5	RD4	RD3	RD2	RD1	RD0

	R/W (X)	R/W (X)	R/W (X)	R/W (X)	R/W (X)	R/W (X)	R/W (X)	R/W (X)
PORTD	RD7	RD6	RD5	RD4	RD3	RD2	RD1	RD0
	Bit 7	Bit 6	Bit 5	Bit 4	Bit 3	Bit 2	Bit 1	Bit 0

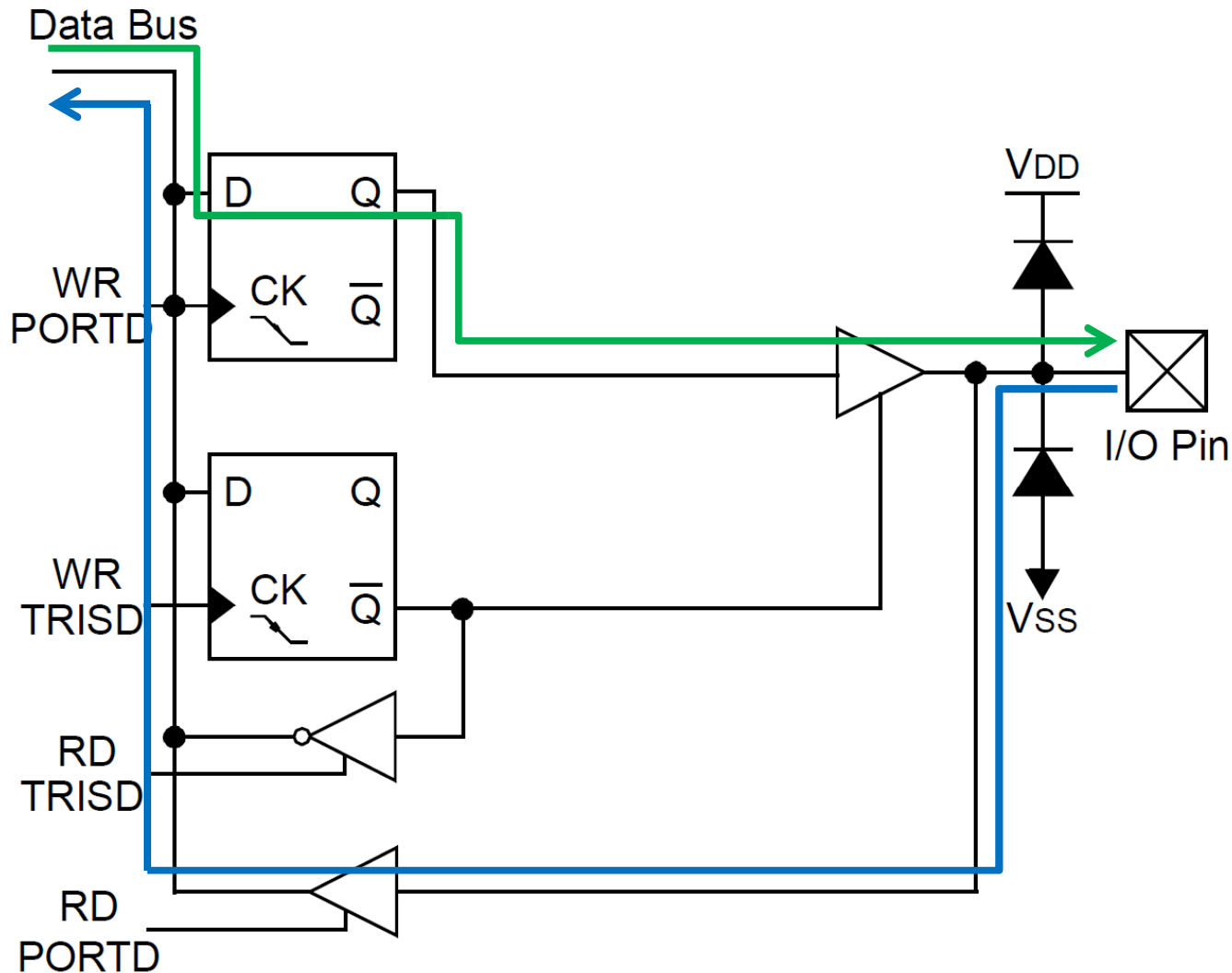
I/O PORTOVI: I/O REGISTRI PORTD U SFR MEMORIJI

- **TRISD** konfiguracioni registar nalaze se u **Bank 1** SFR memorije
- **PORTD** registar nalaze se u **Bank 0** SFR memorije



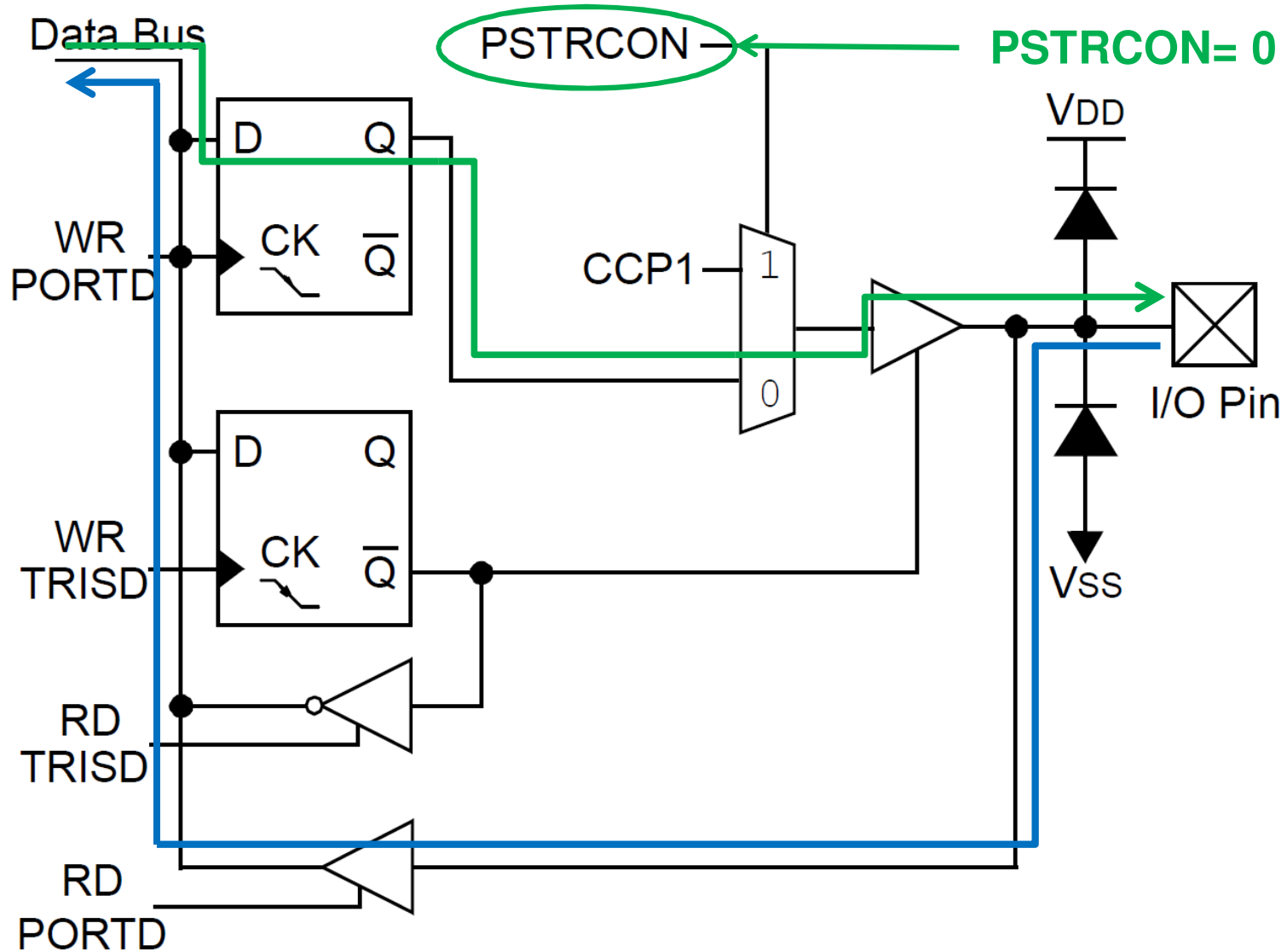
I/O PORTOVI: **PORTD** - **RD0/RD1/RD2/RD3/RD4**

- RD0,RD1,RD2,RD3,RD4 kao **digitalni ulaz**: **TRISD,0:4 = 1**
- RD0,RD1,RD2,RD3,RD4 kao **digitalni izlaz**: **TRISC,0:4 = 0**



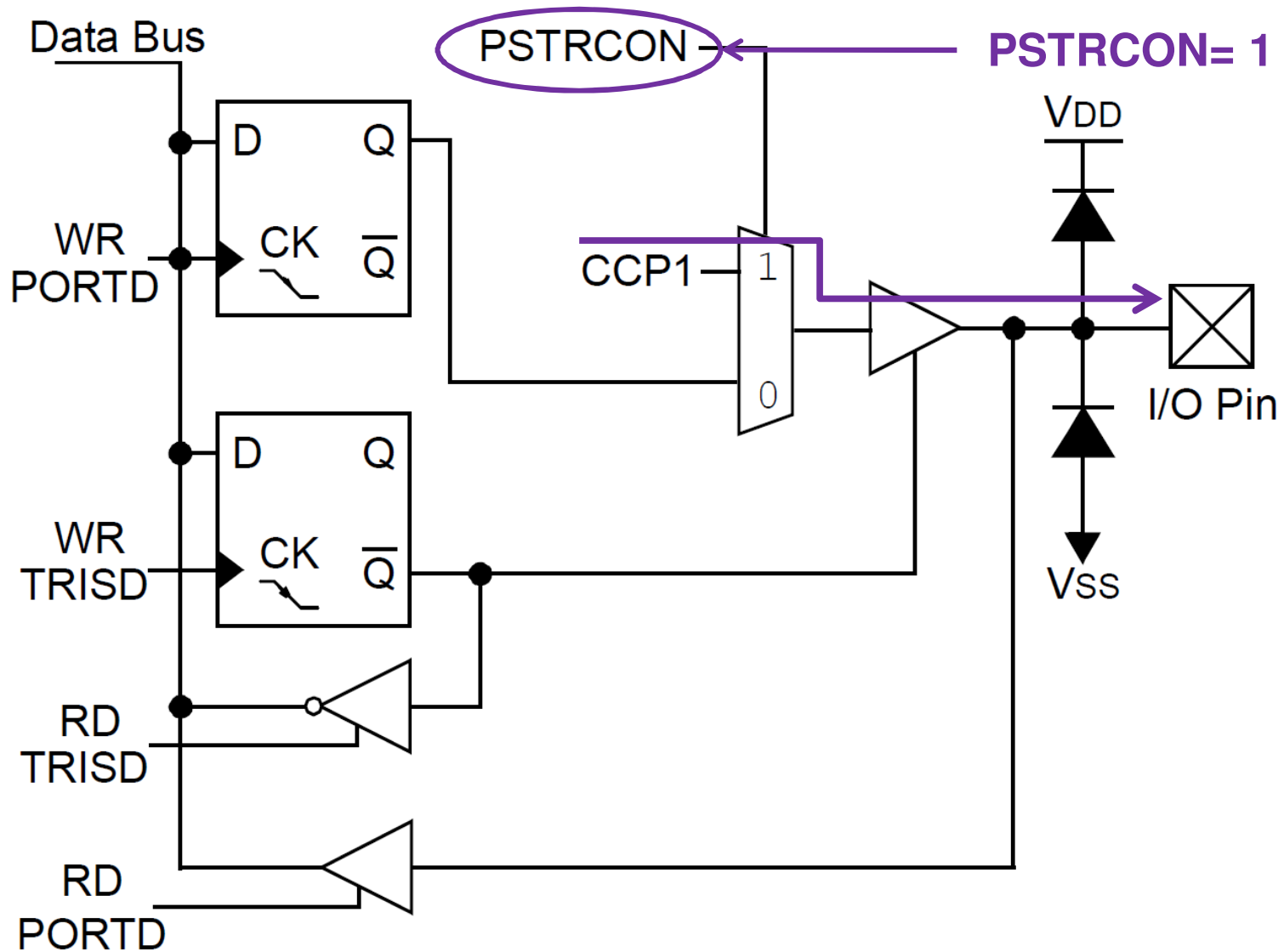
I/O PORTOVI: **PORTD** – **RD5/RD6/RD7**

- **RD5,RD6,RD7** kao **digitalni ulaz**: **TRISD,5:7 = 1**
- **RD5,RD6,RD7** kao **digitalni izlaz**: **TRISC,5:7 = 0**



I/O PORT0VI: **PORTD** – RD5/RD6/RD7

- RD5,RD6,RD7 kao PWM izlazi P1B,P1C,P1D: **TRISD,5:7 = 0**



I/O PORTOVI: **PORTD** – INICIJALIZACIJA

- Inicijalizacija I/O pinova PORTD kao digitalni ulazi/izlazi

banksel PORTD; izabрати banku koja sadrži PORTD

clrf PORTD; svi bitovi PORTD = 0

banksel TRISD; izabрати banku koja sadrži TRISD

movw b'00001111';

movwf TRISD; I/O pinovi RD3, RD2, RD1 i RD0 PORTD su
digitalni ulazi ostali digitalni izlazi